

キャリア採用

エレキエンジニア



仕事の内容	<p>半導体製造装置の開発における電気電子回路の設計をする業務です。新規装置の研究開発（コンセプト決定、試作、実証）や新製品のデジタル回路およびアナログ回路設計、FPGA論理回路設計、各種制御システム設計、電気配線設計、電源設計、モーター設計など、電気電子設計全般を担当します。</p> <p>当該業務は、次世代の装置に向けた要素技術を研究し、製品化するためにメカやソフトウェアなど他のエンジニアと協業しながら、最先端技術の高い品質と生産性を実現していきます。電気電子回路設計から製造工程における製作指示及び電気電子パーツ選定に伴う技術的な折衝業務など、幅広い領域の業務を行います。そのすべてが技術の向上や経験の蓄積に繋がります。エレキエンジニアとしての成功に繋がります。</p> <p>また、世界最先端の技術やニーズが求められる半導体分野に携わることができるため、やりがいがあり、また、社員の主体性を重視する社風であるため、社歴などに関わらず、やる気のある社員、向上心のある方には多くのチャンスがあります。</p>
求めている人材	<p>■必須条件 エレキエンジニアとしての実務経験がある方</p> <p>-----</p> <p>■歓迎条件 電気系のメーカーでの設計・開発経験 半導体製造装置または何らかの装置の設計・開発経験 FPGA (Xilinx, Intel, その他) 設計経験、回路CAD実務経験</p>
雇用形態	正社員（無期雇用）
試用期間	6ヶ月
応募資格	高卒以上
勤務地	大分県大分市大字三佐2468番地10 [本社工場]
交通手段	JR鶴崎駅より車で5分程度（2km）
就業時間	9:00 ~ 17:45 [休憩60分含む/実働7.75h]
時間外労働	36協定あり [新技術・新商品等の研究開発業務（第16条第2項関係）] 1箇月99時間/1年960時間
給与	<p>■賃金形態 月給制</p> <p>■基本給 経験・能力・年齢を考慮し、当社規定により優遇します。</p> <p>■手当 下記の各種手当を参照してください。（基本給とは別に該当すれば支給します）</p> <p>■補足 想定年収：350万円～600万円</p>
各種手当	通勤手当、営業手当、時間外手当、深夜手当、役付手当、職務手当、交替手当、資格手当、家族手当、地域手当、特別勤務手当 など
給与改定	年1回（4月）
賞与	年2回（7月・12月）
休日	週休2日制（年間休日115日）
休暇	年末年始休暇、夏季休暇、年次有給休暇（半日取得可能）、リフレッシュ休暇、慶弔休暇、看護休暇、介護休暇、公務休暇 など
保険	雇用保険、労災保険、健康保険、厚生年金保険
福利厚生	退職年金制度、財形貯蓄、傷病積立有給休暇制度、育児休業および育児短時間勤務制度、介護休業および介護短時間勤務制度、社員無料駐車場、独身寮（県外出身30歳以下）、厚生施設（ゴルフ練習場）、福利厚生サービス「ベネフィット・ワン」 など
選考プロセス	書類選考、面接複数回